

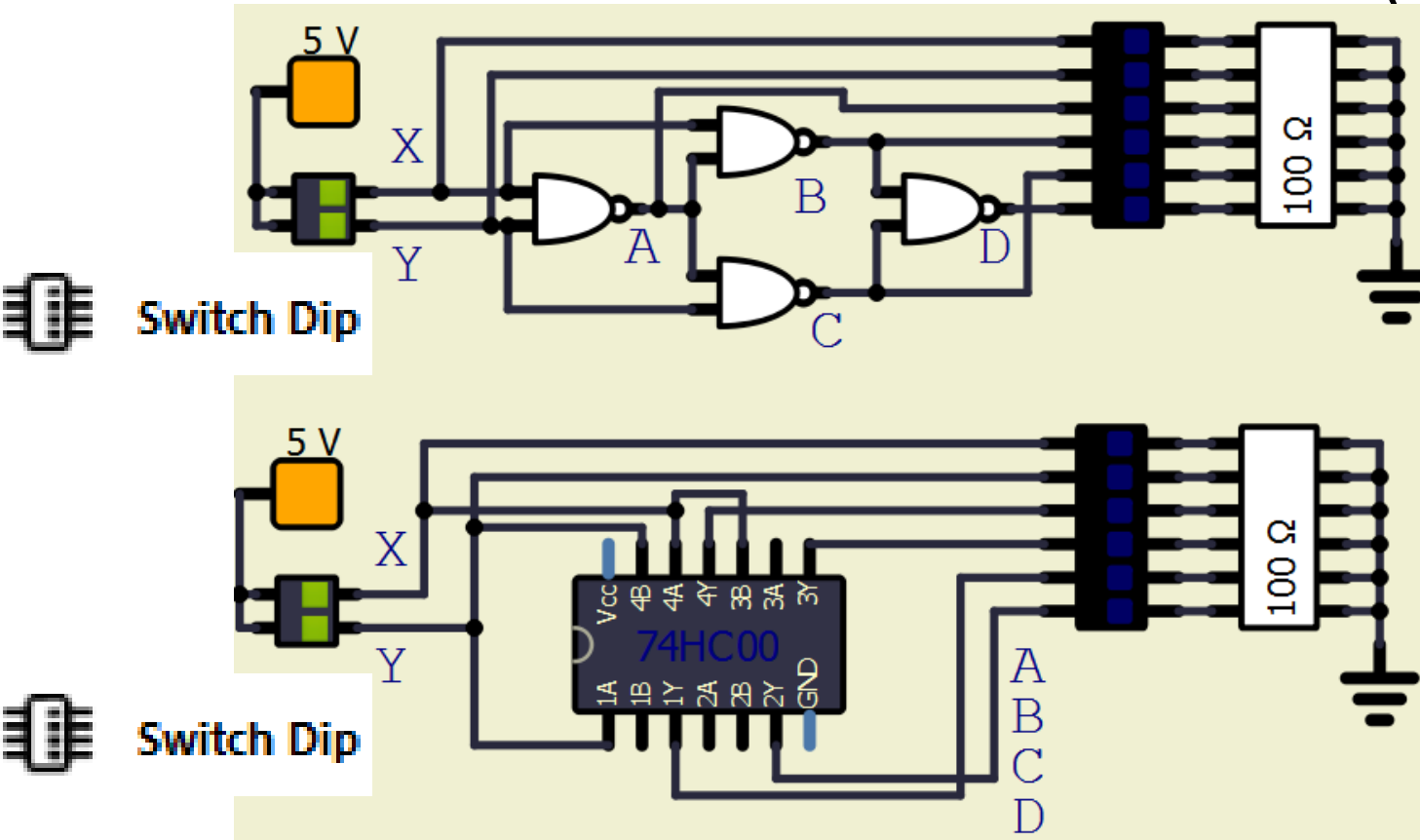
# Sinteza functiilor logice cu 3 intrari cu porti NAND si cu MUX-uri

Referat pentru lucrarea fata in fata  
[aici.](#)

# Partea I-a : Schema 1

Implementati in simulIDE:

- Schema de sus folosind circuitul 74HC00 (mai jos)

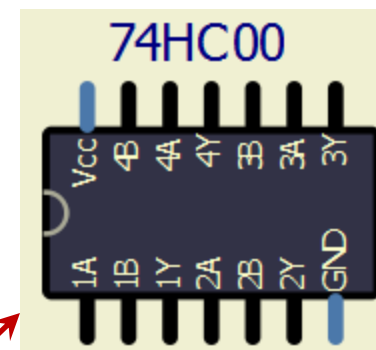
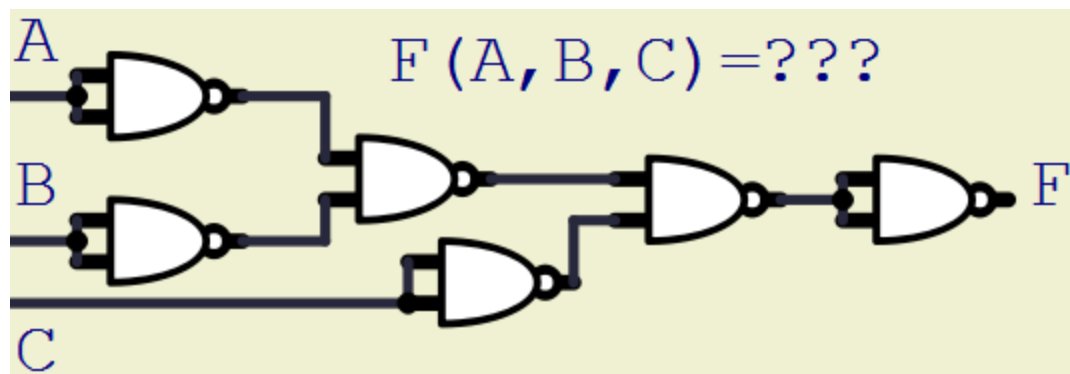


- Folosind MS word creati un tabel pentru verificarea functiilor A,B,C si D de varibilele (X,Y)

# Partea I-a : Schema 2

Implementati in simulIDE:

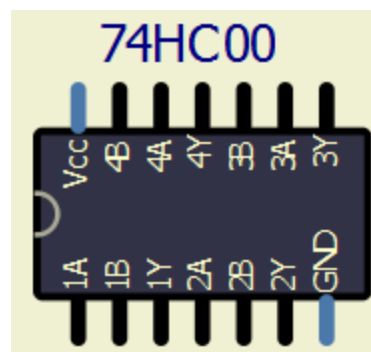
- Folosind 2 circuite 74HC00 studiatii functiile implementate de circuitul de mai jos (Folositi un tabel MS word pentru a inregistra functiile)



- Identificati expresia analitica a functiilor!
- Tema presupune implementarea functiei folosind conexiuni la pinii 74HC00

# Partea I-a

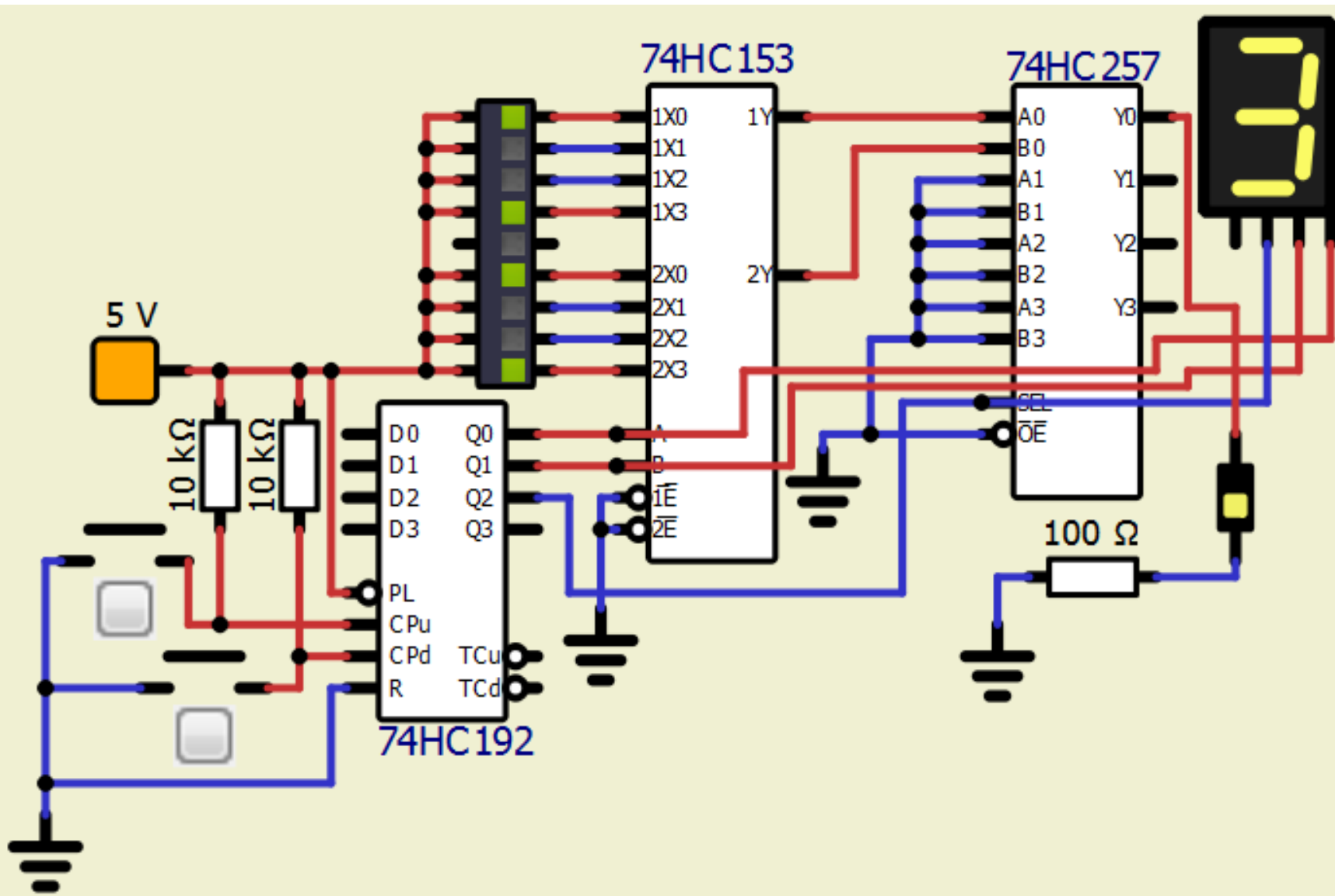
- Implementati toate schemele din referatul de laborator folosind conexiuni la pinii 74HC00



- ACEASTA tema de laborator vizeaza dobandirea abilitatilor privind crearea circuitelor imprimate (PCB) pe care sunt plasate integrate.

# Partea II-a : Schema 2

Schema de verificare MUX 8-1 facut cu '153 si '257

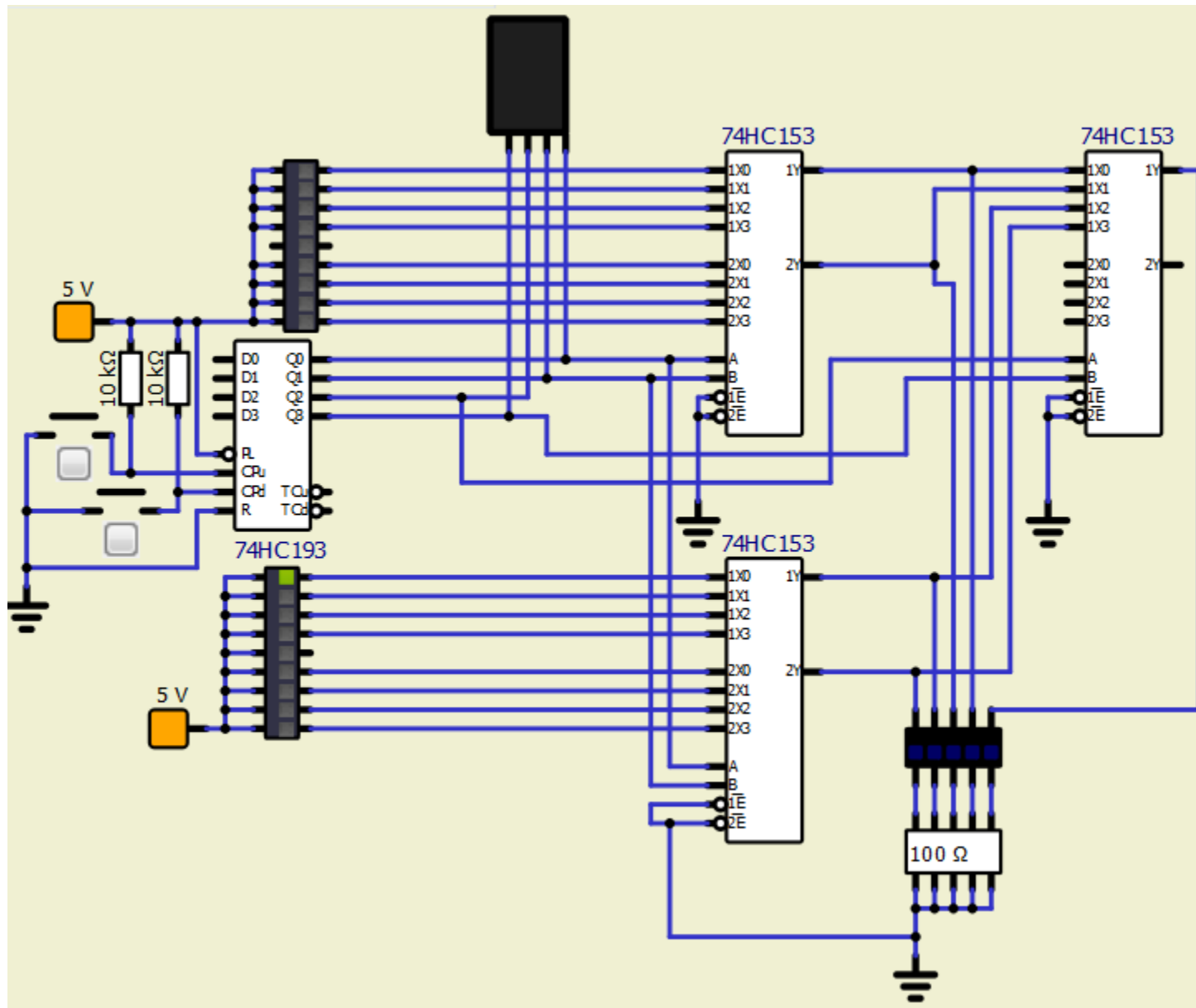


# Objective

- Completarea jurnalului de laborator (cu elemente din referatul de laborator) cu scopul de a intelege functionarea schemei anterioare. Ce trebuie adaugat in jurnal pe langa schema anterioara pentru a intelege functionarea ei?
- Intelegerea principiului de scalare a MUX-urilor
- Efectuarea schemei anterioare folosind conexiunile la PINout-ul integratelor

# Scalarea MUX-urilor - 1

- Efectuati un MUX 16-1 cu 3x153



# Scalarea MUX-urilor - 2

- Efectuati un MUX 16-1 cu 2x153+2x257

